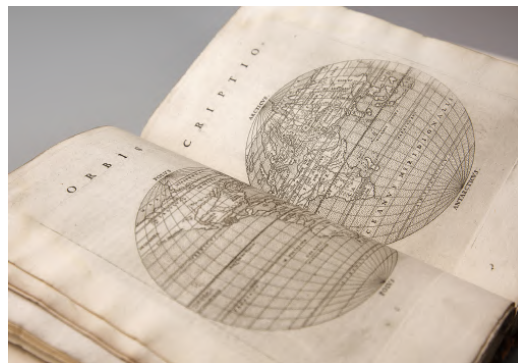




Die Universität Rostock bietet Ihnen eine vielfältige, abwechslungsreiche und anspruchsvolle Tätigkeit in einer traditionsbewussten, aber dennoch innovativen, modernen und familienfreundlichen Hochschule in einer lebendigen Stadt am Meer.

An der Fakultät für Informatik und Elektrotechnik, Institut für Angewandte Mikroelektronik und Datentechnik, Lehrstuhl für Emerging Computing Technologies and Architectures besetzen wir vorbehaltlich haushaltsrechtlicher Regelungen zum nächstmöglichen Zeitpunkt befristet für 3 Jahre (Weiterführung der Beschäftigung wird angestrebt) die folgende Stelle:

Wissenschaftliche/r Mitarbeiter/in (m/w/d) - Compute-in-Memory Architectures

**Startdatum**

zum nächstmöglichen Zeitpunkt

**Arbeitszeit**

Vollzeit mit 40 Stunden

**Entgelt**

Entgeltgruppe 13 TV-L

**Standort**

Rostock

Ausschreibungsnummer

W 118/2026

Befristung

befristet für 3 Jahre, Weiterführung der Beschäftigung wird angestrebt

Bewerbungsfrist

14.10.2026

FÜR WEITERE AUSKÜNFTE STEHEN WIR IHNEN ZUR VERFÜGUNG:

Personalservice:

Pia-Lucy Dahl

Tel.-Nr.: 0381/498-1292

E-Mail: pia.dahl@uni-rostock.de

Fachbereich:

Jun.-Prof. Chirag Sudarshan

Tel.-Nr.: 0381/498-7260

E-Mail: c.sudarshan@uni-rostock.de

Moderne KI-Anwendungen und datenintensive Rechenlasten werden zunehmend durch den Datentransfer zwischen Speicher- und Recheneinheiten begrenzt. Dieses Forschungsprojekt konzentriert sich auf die Entwicklung von Rechenarchitekturen der nächsten Generation, um den sogenannten Speicherengpass zu reduzieren und energieeffizientes Rechnen zu ermöglichen. Die Forschung wird an der Entwicklung und Implementierung von Hardware Beschleunigerarchitekturen unter Verwendung neuartiger Speichertechnologien arbeiten. Die konkreten Forschungsinhalte und Ziele werden gemeinsam mit der/dem Kandidatin/en festgelegt und können an den jeweiligen fachlichen Hintergrund sowie die individuellen Interessen angepasst werden.

DAS SIND IHRE AUFGABEN:

- Forschen auf dem Gebiet Compute-in-Memory-(CIM-)Architekturen für KI und datenintensive Anwendungen mit dem Ziel der wissenschaftlichen Qualifizierung (Promotion)
- Entwickeln neuartiger CIM- und speicherzentrierter Hardware-Beschleuniger
- Entwickeln analoger und Mixed-Signal-Schaltungen für Speicherperipherie und Recheneinheiten von CIM-Architekturen
- Entwerfen digitaler Hardware mit Verilog/SystemVerilog
- Durchführen von ASIC-Implementierungen sowie Mitwirken an Silizium-Prototypen und deren experimenteller Validierung
- wissenschaftliche, forschungsbasierte Lehre im Umfang von 4 SWS (Übungen, Praktika) auf dem Gebiet Compute-in-Memory Architekturen und datenintensives Rechnen, mit dem Ziel Studierende zu eigenständiger wissenschaftlicher Arbeit zu befähigen
- Veröffentlichen der Forschungsergebnisse auf internationalen Fachkonferenzen und in renommierten wissenschaftlichen Fachzeitschriften
- Zusammenarbeit mit akademischen und industriellen Partnern

DAMIT PASSEN SIE ZU UNS:

- abgeschlossenes Hochschulstudium (Diplom, Master oder vergleichbarer Abschluss) in Elektrotechnik, Mikroelektronik, Informatik, Physik oder einem verwandten Fachgebiet, vorzugsweise mit sehr guten Ergebnissen
- fundierte Kenntnisse in einem oder mehreren der folgenden Bereiche: Analog-/Mixed Signal-Schaltungsentwurf, Rechnerarchitekturen, Digital Design, Hardware-Beschleuniger und neuartige Speichertechnologien
- Motivation und Bereitschaft, an einem innovativen Forschungsprojekt mitzuwirken
- Bereitschaft, ernsthaft und engagiert an einem Vorhaben der eigenen wissenschaftlichen Qualifizierung zu arbeiten (Hardware für KI- und datengetriebene Anwendungen)
- sehr gute Englischkenntnisse in Wort und Schrift
- **wünschenswerte Qualifikationen:**
 - Erfahrung im ASIC-Design-Flow und im Umgang mit branchenüblichen EDA-Tools
 - Erfahrung im analogen IC-Design oder im Entwurf von Speicherschaltungen
 - sehr gute Kenntnisse in der hardwarebasierten Entwicklung mit Verilog/SystemVerilog
 - Berufserfahrung in der Halbleiterindustrie
 - gute Deutschkenntnisse in Wort und Schrift

WIR ALS ARBEITGEBER:

Chancengleichheit ist uns wichtig. Bewerbungen geeigneter schwerbehinderter oder gleichgestellter Menschen sind uns willkommen. Wir streben eine Erhöhung des Anteils von Frauen in Forschung und Lehre an und bestärken deshalb einschlägig qualifizierte Frauen sich zu bewerben. Bewerbungen von Menschen anderer Nationalitäten oder mit Migrationshintergrund begrüßen wir.

WIR BIETEN IHNEN:



Flexible Arbeitszeit



30 Tage
Jahresurlaub



Jahressonderzahlung/
Betriebliche Altersvorsorge



Familienbüro



Gesundheitsmanagement
& Hochschulsport



Welcome Center



Weiterbildungsmöglichkeiten
(IT, Sprachen, berufliche Weiterbildung)



Mobiles Arbeiten



Karriereberatung für
Nach Nachwuchswissenschaftler/innen



Fahrradleasing



Mitarbeiterparkplatz



24.12. & 31.12. arbeitsfrei



Mensa - Mitarbeitendentarif



Willkommenstag



Möglichkeit zur Promotion

WEITERE HINWEISE:

Die tarifliche Erfahrungsstufe legen wir unter Berücksichtigung Ihrer bisherigen Berufserfahrung individuell fest.

Sofern Sie diese Stelle in Teilzeit ausüben möchten, ist dies unter Berücksichtigung der dienstlichen Anforderungen grundsätzlich möglich.

Die Befristung des Arbeitsverhältnisses richtet sich nach § 2 (1) Wissenschaftszeitvertragsgesetz.

Wir freuen uns auf Ihre Bewerbung (Anschreiben, Lebenslauf, Abschlusszeugnis mit Angabe der Abschlussnote) bis spätestens 14.10.2026. Wir können nur Bewerbungen berücksichtigen, die über unsere Homepage eingehen. Dazu senden Sie uns bitte Ihre Unterlagen über den Button „Online Bewerbung“ am

Werden Sie Teil des Teams

Wir freuen uns auf Ihre
Bewerbung!

Ende eines Stellenangebots zu. E-Mail-Bewerbungen können wir leider nicht akzeptieren.

Bewerbungsunterlagen, die unvollständig sind, können im weiteren Verlauf des Auswahlverfahrens unberücksichtigt bleiben.

Bewerbungs- und Fahrkosten können wir leider nicht übernehmen.

Kontakt

Universität Rostock
18051 Rostock
Tel.: +49 381 498 - 0

Sitze des Rektorats:

Universitätsplatz 1
18055 Rostock

Service

Impressum
Datenschutz
Barrierefreiheit
Lageplan
Sitemap
Organigramm

Zertifikate

Familienfreundliche
Hochschule HRK-Audit

Soziale Medien

 Facebook

 You Tube

 Instagram



charta der vielfalt